

CentraleSupélec ÉLECTRONIQUE Integration (CSEI)

Pietro MARIS FERREIRA

Professeur Assistant

Dep SE, CentraleSupélec – Campus Gif

Appel 2014/15 Initiatives pédagogiques ID



CentraleSupélec

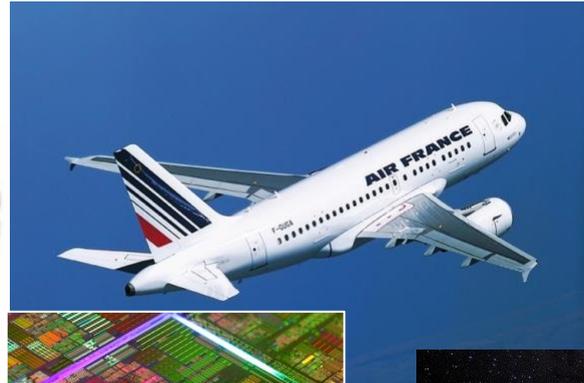
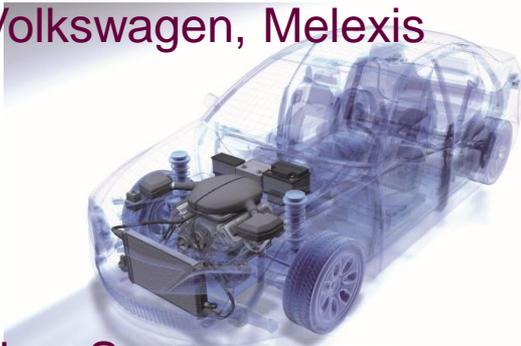
2^{ème} journée Initiatives Pédagogiques 2016



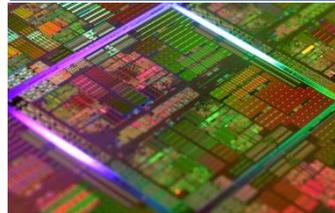
CSEI : Contexte Industrielle – Systèmes communicants et objets connectés



PSA, Volkswagen, Melexis



Airbus, Thales,
Zodiac Aerospace,
ST Microelectronics



Systèmes Complexes :
Circuit Intégrée Mixte



Intel, Apple,
Microsoft,
Google

cadence®

Sorin, Philips, Samsung



CSEI : Pédagogie et Objectives du projet



- Public concerné: 22 élèves de L3 à M2
- Atouts:
 - création de *systemes complexes* lors d'un *travail en équipe*
 - de la théorie à la preuve de concept – Alliance savoir & savoir-faire
 - Démarche plébiscitées par l'industrie
- Enseignement *up-to-date*:
 - Se former à la gestion de la complexité
 - Maitriser les coûts

CSEI : Financement et Résultats pour 2015/2016



- Financement total 11k€ :
 - Fabrication d'un prototype intégrée via Europractices en XH018 → Coût 5 k€
 - Station de calcul pour CAO microélectronique
 - » Puissance de calcul dimensionné pour 2015/2016 → coût 6 k€

