

Partager



Email destinataire :

Vous devez renseigner un email valide

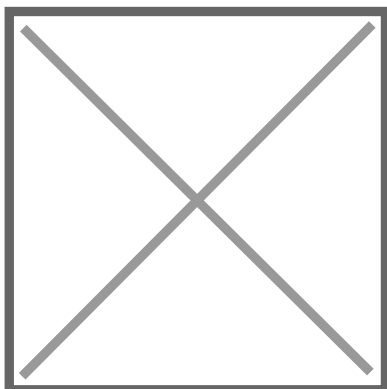
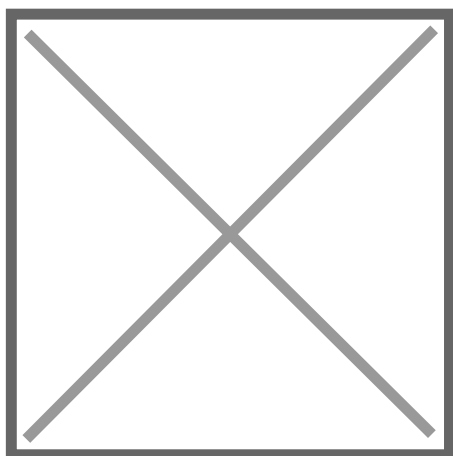
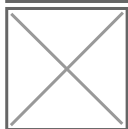
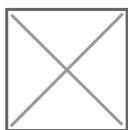
Envoyer

Une erreur est survenue. Merci de réessayer ultérieurement

Le mail de partage a bien été envoyé.

Ajouter au comparateur

M2 Intégration Circuits Systèmes



Master

Mention Electronique, Energie Electrique, Automatique

Régime(s) d'inscription

Formation initiale Formation continue

Langue(s) d'enseignement

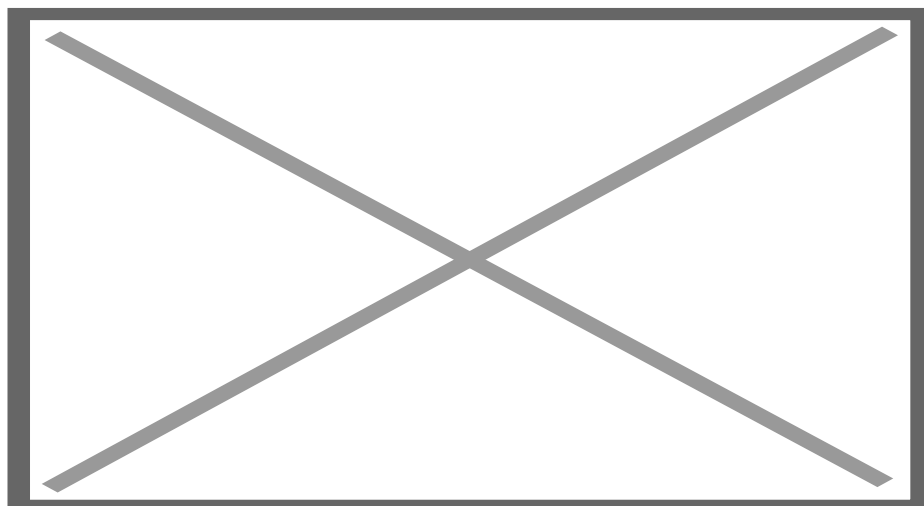
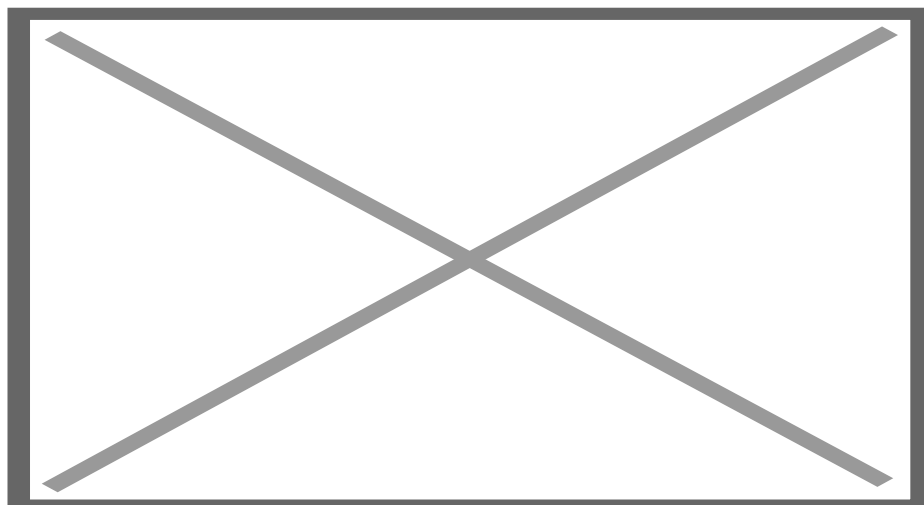
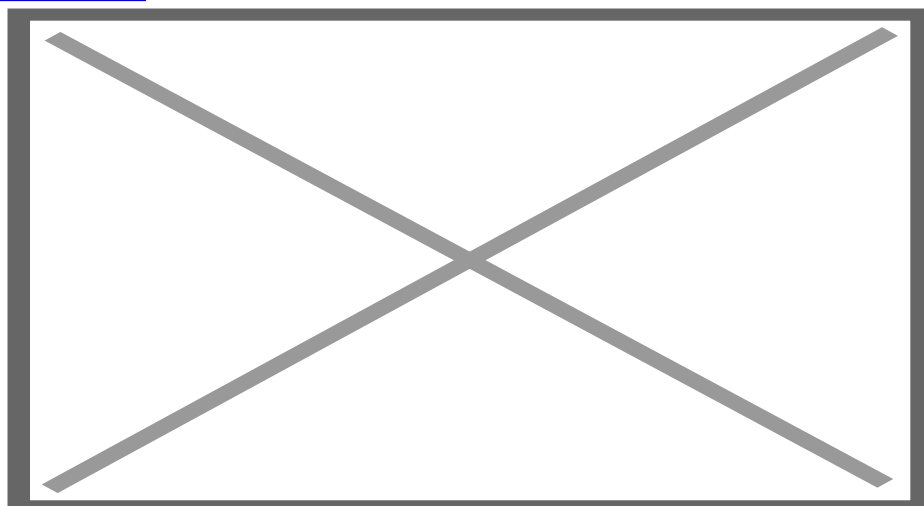
Anglais

Le M2 Intégration Circuits Systèmes est une formation en conception électronique. Il est co-opéré par 3 établissements de référence dans le domaine de la conception électronique : CentraleSupélec, TelecomParisTech et Université Paris-Saclay.

Le M2 s'articule autour d'enseignements (de septembre à mars) faisant la part belle aux projets et travaux pratiques (permettant l'apprentissage de plusieurs outils professionnels de CAO analogique, numérique), suivis d'une période de stage (à partir de début avril).

[Télécharger la fiche détaillée](#)

[Je candidate](#)





■ ■

Informations

- [Présentation](#)
- [Admission](#)
- [Programme](#)

Présentation

Compétences

Conception de circuits et systèmes électroniques intégrés

Objectifs pédagogiques de la formation

Le M2 Intégration Circuits Systèmes a pour objectif de former de futurs chercheurs ou ingénieurs ayant des connaissances et des compétences approfondies dans des domaines avancés de la conception électronique : CAO microélectronique analogique et numérique, systèmes embarqués analogiques et numériques, composants et systèmes pour les télécommunications, conversion AN/NA, traitement matériel du signal, interfaces capteur, MEMS, etc.

Agenda

Début de la formation (date indicative)

31/08/2026

Fin de la formation (date indicative)

28/09/2027

Admission

Capacité d'accueil

Places

15

Public visé et prérequis

Etudiants niveau M1, avec une formation poussée en électronique analogique et numérique.

Période(s) de candidature

Plateforme Inception

Du 02/02/2026 au 21/06/2026

Pièces justificatives

Obligatoires

Classement Année Précédente et taille promotion.

Lettre de motivation.

Tous les relevés de notes des années/semestres validés depuis le BAC à la date de la candidature.

Attestation de niveau d'anglais.

Attestation de niveau d'anglais (obligatoire pour les non anglophones).

Mandatory if english not native language

Curriculum Vitae.

Descriptif détaillé et volume horaire des enseignements suivis depuis le début du cursus universitaire.

Deux lettres de recommandation.

Détail des UEs suivies pour les candidats hors M1 Paris Saclay.

Facultatives

Dossier VAPP (obligatoire pour toutes les personnes demandant une validation des acquis pour accéder à la formation) <https://www.universite-paris-saclay.fr/formation/formation-continue/validation-des-acquis-de-lexperience>.

Fiche de choix de M2 (obligatoire pour les candidats inscrits en M1 à l'Université Paris-Saclay) à télécharger sur <https://urlz.fr/i3Lo>.

Document justificatif des candidats exilés ayant un statut de réfugié, protection subsidiaire ou protection temporaire en France ou à l'étranger (facultatif mais recommandé, un seul document à fournir) :

- Carte de séjour mention réfugié du pays du premier asile
- OU récépissé mention réfugié du pays du premier asile
- OU document du Haut Commissariat des Nations unies pour les réfugiés reconnaissant le statut de réfugié
- OU récépissé mention réfugié délivré en France
- OU carte de séjour avec mention réfugié délivré en France
- OU document faisant état du statut de bénéficiaire de la protection subsidiaire en France ou à l'étranger.

Programme

Semestre 2

Matières	ECTS	Semestre	Cours	TD	TP	Cours-TD	Cours-TP	TD-TP	A distance	Projet	Tutorat
Internship	24	Semestre 2									

■

Internship

ECTS : 24

Semestre calendaire : Semestre 2

Détail du volume horaire

Projet tutoré 60

Langue d'enseignement

Anglais

Enseignement à distance

non

Nature de l'évaluation

Evaluation Continue non Intégrale

Semestre 1

Matières	ECTS	Semestre	Cours	TD	TP	Cours- TD	Cours- TP	TD- TP	A distance	Projet	Tutorat
----------	------	----------	-------	----	----	--------------	--------------	-----------	---------------	--------	---------

Circuit nanoarchitecture and deep learning (NARCHI)	3	Semestre 1	16	12
---	---	------------	----	----

Circuit nanoarchitecture and deep learning (NARCHI)

ECTS : 3

Semestre calendaire : Semestre 1

Détail du volume horaire

Cours magistraux : 16

Travaux pratiques : 12

Langue d'enseignement

Anglais

Enseignement à distance

non

Nature de l'évaluation

Evaluation Continue non Intégrale

Advanced Analog-to-digital converters and Digital-to-Analog converters (CAN)	3	Semestre 1	9	3	12
--	---	------------	---	---	----

Advanced Analog-to-digital converters and Digital-to-Analog converters (CAN)

ECTS : 3

Semestre calendaire : Semestre 1

Détail du volume horaire

Cours magistraux : 9

Travaux pratiques : 12

Travaux dirigés : 3

Langue d'enseignement

Anglais

Enseignement à distance

non

Prérequis

M2 level in analog microelectronics equivalent to the "Analog Electronics - Analog Devices and Circuits (EA)" module

Nature de l'évaluation

Evaluation Continue non Intégrale

[Mixed-signal, Analog
& RF Systems for
communicating objects
\(SMART\)](#) 3 Semestre 1 24 0 4.5

Mixed-signal, Analog & RF Systems for communicating objects (SMART)

ECTS : 3

Semestre calendaire : Semestre 1

Détail du volume horaire

Cours magistraux : 24

Travaux pratiques : 4.5

Travaux dirigés : 0

Langue d'enseignement

Anglais

Enseignement à distance

non

Prérequis

Concepts, architectures and basic components of
frontend RF transceiver

Nature de l'évaluation

Evaluation Continue non Intégrale

[High performance
sensors and transducers
\(HiPSTR\)](#) 3 Semestre 1 3 21

High performance sensors and transducers (HiPSTR)

ECTS : 3

Semestre calendaire : Semestre 1

Détail du volume horaire

Cours magistraux : 3

Travaux pratiques : 21

Langue d'enseignement

Anglais

Enseignement à distance

non

Nature de l'évaluation

Evaluation Continue non Intégrale

[Fundamentals in AMS
& RF Electronics
\(FARE\)](#) 3 Semestre 1 19.5 0 9



Fundamentals in AMS & RF Electronics (FARE)

ECTS : 3

Semestre calendaire : Semestre 1

Détail du volume horaire

Cours magistraux : 19.5

Travaux pratiques : 9

Travaux dirigés : 0

Langue d'enseignement

Anglais

Enseignement à distance

non

Prérequis

Basic knowledge in analog electronics : active and passive components, mathematical modeling, Main analog functions: amplifying, filtering, conversion

Nature de l'évaluation

Evaluation Continue non Intégrale

[Cell Design For Digital](#)

[Integrated Circuits](#)

3

Semestre 1 12

17

[\(CD2IC\)](#)



Cell Design For Digital Integrated Circuits (CD2IC)

ECTS : 3

Semestre calendaire : Semestre 1

Détail du volume horaire

Cours magistraux : 12

Travaux pratiques : 17

Langue d'enseignement

Anglais

Enseignement à distance

non

Prérequis

M1 level in digital circuits design M1 level in CMOS technology

Nature de l'évaluation

Evaluation Continue non Intégrale

[CAD of Mixed](#)

[Integrated Circuit](#)

3

Semestre 1 3

21

[\(CAD1\)](#)



CAD of Mixed Integrated Circuit (CAD1)

ECTS : 3

Semestre calendaire : Semestre 1

Détail du volume horaire

Cours magistraux : 3

Travaux pratiques : 21

Langue d'enseignement

Anglais

Enseignement à distance

non

Prérequis

M2 level in Analog integrated circuits equivalent to the "Analog Electronics - Analog Devices and Circuits (EA)" module

Nature de l'évaluation

Evaluation Continue non Intégrale

Algorithms and Architectures for Digital Computing (A2HW)	3	Semestre 1	21	9	12
---	---	------------	----	---	----



Algorithms and Architectures for Digital Computing (A2HW)

ECTS : 3

Semestre calendaire : Semestre 1

Détail du volume horaire

Cours magistraux : 21

Travaux pratiques : 12

Travaux dirigés : 9

Langue d'enseignement

Anglais

Enseignement à distance

non

Prérequis

M2 level in digital circuit design equivalent to the "Digital Electronics 1 - Digital systems (EN1)" module

Nature de l'évaluation

Evaluation Continue non Intégrale

Advanced Digital Electronics (ADE)	3	Semestre 1	7.5	7.5	9
--	---	------------	-----	-----	---



Advanced Digital Electronics (ADE)

ECTS : 3

Semestre calendaire : Semestre 1

Détail du volume horaire

Cours magistraux : 7.5

Travaux pratiques : 9

Travaux dirigés : 7.5

Langue d'enseignement

Anglais

Enseignement à distance

non

Prérequis

M1 level in digital circuit design Basic knowledge of a
Hardware description language

Nature de l'évaluation

Evaluation Continue non Intégrale

[Advanced Design](#)

[Methodologies \(CAD2\)](#) 3 Semestre 1 1.5 1.5 27



Advanced Design Methodologies (CAD2)

ECTS : 3

Semestre calendaire : Semestre 1

Détail du volume horaire

Cours magistraux : 1.5

Travaux pratiques : 27

Travaux dirigés : 1.5

Langue d'enseignement

Anglais

Enseignement à distance

non

Prérequis

M2 level in analog microelectronics equivalent to the
"Analog Electronics - Analog Devices and Circuits
(EA)" module

M2 level in integrated circuits CAD equivalent to the
"CAD of Mixed Integrated Circuit (CAD)" module

Nature de l'évaluation

Evaluation Continue non Intégrale

[Analog Circuits](#)

[Architectures](#)

[\(ARCHAN\)](#)

3

Annualisé 24

6



Analog Circuits Architectures (ARCHAN)

ECTS : 3

Semestre calendaire : Annualisé

Détail du volume horaire

Cours magistraux : 24

Travaux pratiques : 6

Langue d'enseignement

Anglais

Enseignement à distance

non

Nature de l'évaluation

Evaluation Terminale

[Project \(PRJ\)](#)

3

Semestre 2



Project (PRJ)

ECTS : 3

Semestre calendaire : Semestre 2

Détail du volume horaire

Projet tutoré 150

Langue d'enseignement

Anglais

Enseignement à distance

non

Nature de l'évaluation

Evaluation Continue non Intégrale

[UE libre Catalogue S1](#)

2.5

Semestre 1



UE libre Catalogue S1

ECTS : 2.5

Semestre calendaire : Semestre 1

Langue d'enseignement

Français

Enseignement à distance

non

Nature de l'évaluation

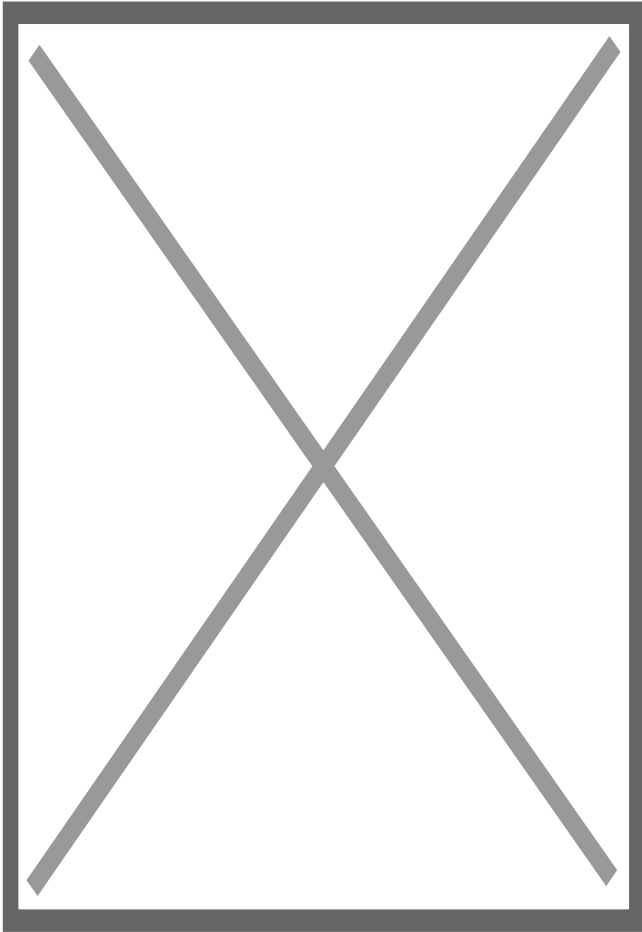
Evaluation Terminale

Lieu(x) d'enseignement

ORSAY
GIF SUR YVETTE
PALAISEAU

Campus de la formation

Javascript est requis pour visualiser cette carte.



Saclay Moulon

Saclay / Gif-sur-Yvette / Orsay

Bus 4606 / 4609 / 4611 / 5154

RER B Le guichet

[Voir](#)

Restaurant CROUS

Bibliothèque

Equipements sportifs

Résidence étudiante

Contact(s)

- **Patricia Desgreys**
Télécom ParisTech
- **Jérôme JUILLARD**
CentraleSupélec
- **CentraleSupélec SUPPORT SCOLARITE**
Support scolarité

<http://www.universite-paris-saclay.fr/formation/master/electronique-energie-electrique-automatique/m2->

