Université Paris-Saclay
Partager
Email destinataire :
Vous devez renseigner un email valide
Envoyer
Une erreur est survenue. Merci de réessayer ultérieurement
Le mail de partage a bien été envoyé.
Ajouter au comparateur

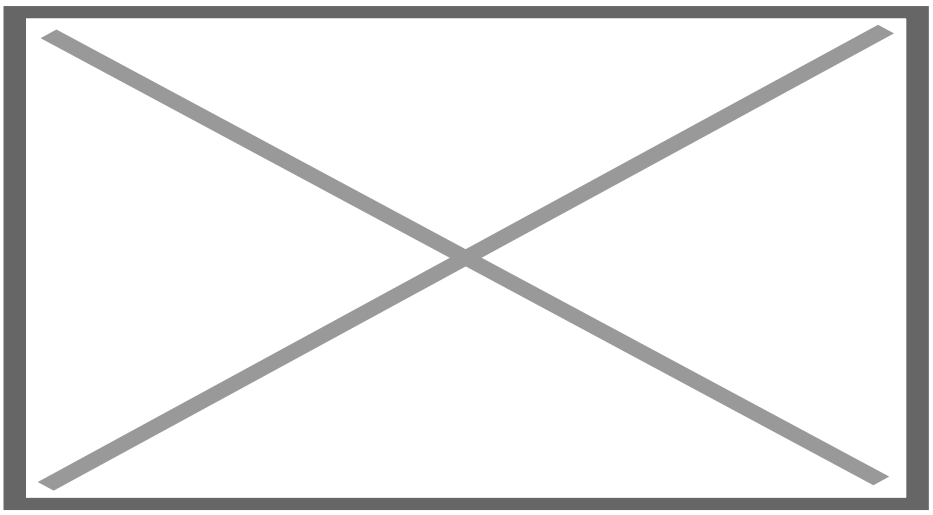
M2 Intégration Circuits Systèmes

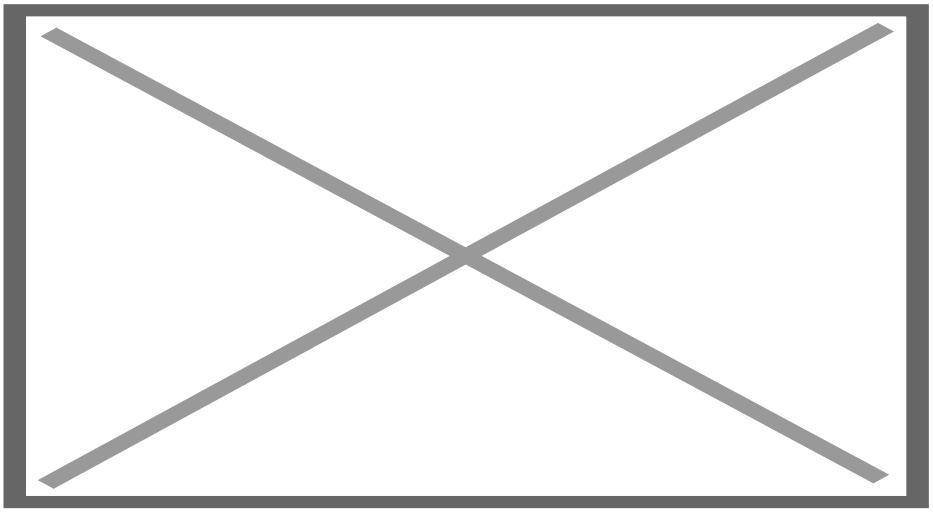
Master
Mention Electronique, Energie Electrique, Automatique
Régime(s) d'inscription
Formation initiale
Formation continue
Langue(s) d'enseignement
Anglais

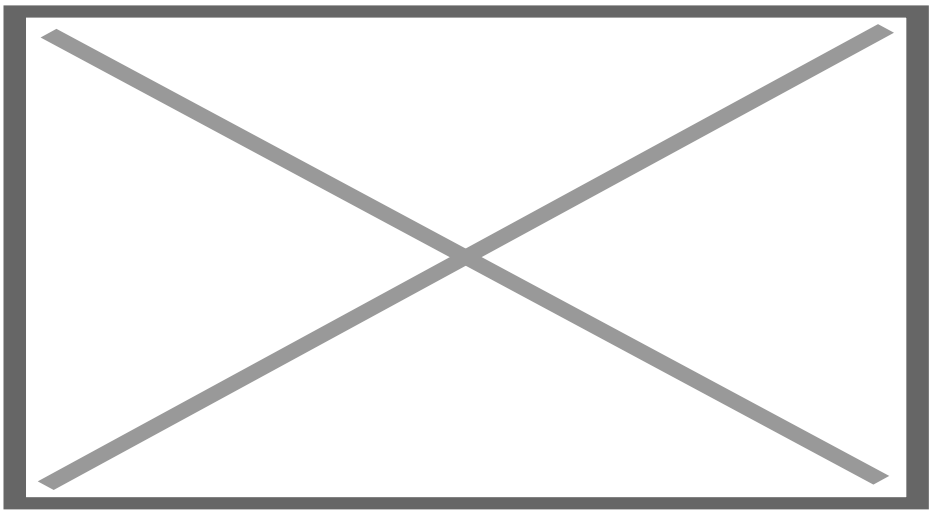
Le M2 Intégration Circuits Systèmes est une formation en conception électronique. Il est est co-opéré par 3 établissements de référence dans le domaine de la conception électronique : CentraleSupélec, TelecomParisTech et Université Paris-Saclay.

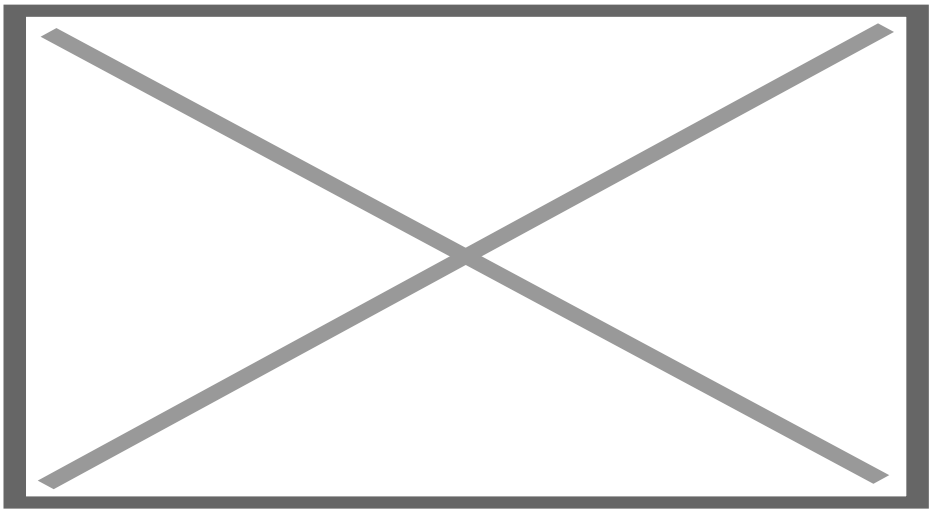
Le M2 s'articule autour d'enseignements (de septembre à mars) faisant la part belle aux projets et travaux pratiques (permettant l'apprentissage de plusieurs outils professionnels de CAO analogique, numérique), suivis d'une période de stage (à partir de début avril).

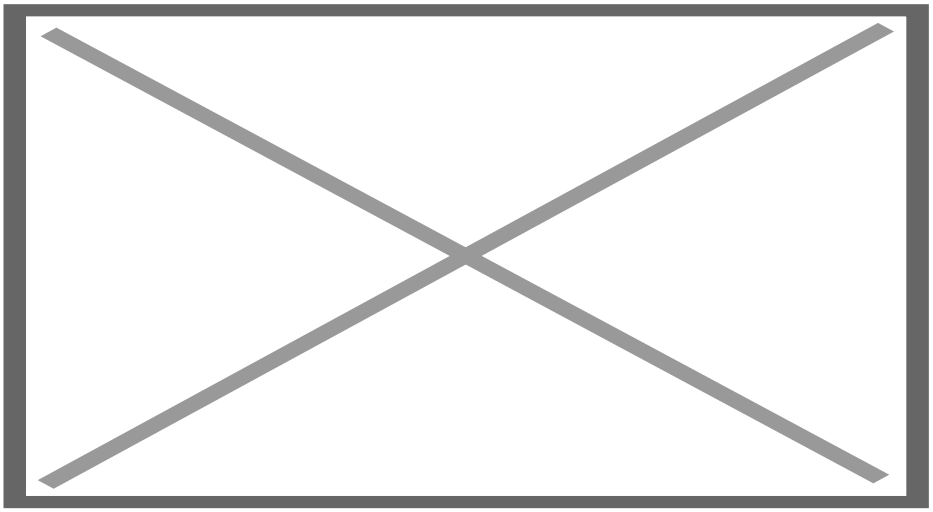
Télécharger la fiche détaillée
Je candidate











Informations

- Présentation
- Admission
- Programme

Présentation

Compétences

Conception de circuits et systèmes électroniques intégrés

Objectifs pédagogiques de la formation

Le M2 Intégration Circuits Systèmes a pour objectif de former de futurs chercheurs ou ingénieurs ayant des connaissances et des compétences approfondies dans des domaines avancés de la conception électronique : CAO microélectronique analogique et numérique, systèmes embarqués analogiques et numériques, composants et systèmes pour les télécommunications, conversion AN/NA, traitement matériel du signal, interfaces capteur, MEMS, etc.

Agenda

Début de la formation (date indicative)
31/08/2026
Fin de la formation (date indicative)
28/09/2027
Admission

Capacité d’accueil

Places

15

Public visé et prérequis

Etudiants niveau M1, avec une formation poussée en électronique analogique et numérique.

Période(s) de candidature

Plateforme Inception

Du 02/02/2026 au 21/06/2026

Pièces justificatives

Obligatoires

Classement Année Précedente et taille promotion.

Lettre de motivation.

Tous les relevés de notes des années/semestres validés depuis le BAC à la date de la candidature.

Attestation de niveau d'anglais.

Attestation de niveau d'anglais (obligatoire pour les non anglophones).

Mandatory if english not native language

Curriculum Vitae.

Descriptif détaillé et volume horaire des enseignements suivis depuis le début du cursus universitaire.

Deux lettres de recommandation.

Détail des UEs suivies pour les candidats hors M1 Paris Saclay.

Facultatives

Dossier VAPP (obligatoire pour toutes les personnes demandant une validation des acquis pour accéder à la formation) https://www.universite-paris-saclay.fr/formation/formation-continue/validation-des-acquis-de-lexperience.

Fiche de choix de M2 (obligatoire pour les candidats inscrits en M1 à l'Université Paris-Saclay) à télécharger sur https://urlz.fr/i3Lo.

Document justificatif des candidats exilés ayant un statut de réfugié, protection subsidiaire ou protection temporaire en France ou à l'étranger (facultatif mais recommandé, un seul document à fournir) :
- Carte de séjour mention réfugié du pays du premier asile
- OU récépissé mention réfugié du pays du premier asile
- OU document du Haut Commissariat des Nations unies pour les réfugiés reconnaissant le statut de réfugié
- OU récépissé mention réfugié délivré en France
- OU carte de séjour avec mention réfugié délivré en France
- OU document faisant état du statut de bénéficiaire de la protection subsidiaire en France ou à l'étranger.

Programme

Matières	ECTS	Semestre	Cours	TD	TP	Cours-TD	Cours-TP	TD-TP	A distance	Projet	Tutorat
Internship	24	Semestre 2									

Charger le détail

Matières	ECTS	Semestre	Cours	TD	TP	Cours-TD	Cours-TP	TD-TP	A distance	Projet	Tutorat
Circuit nanoarchitecture and deep learning (NARCHI)	3	Semestre 1	16		12						

Charger le détail

Advanced Analog-to-digital converters and Digital-to-Analog converters (CAN)	3	Semestre 1	9	3	12						

Charger le détail

Mixed-signal, Analog & RF Systems for communicating objects (SMART)	3	Semestre 1	24	0	4.5						

Charger le détail

High performance sensors and transducers (HiPSTR)	3	Semestre 1	3		21						

Charger le détail

Fundamentals in AMS & RF Electronics (FARE)	3	Semestre 1	19.5	0	9						

Charger le détail

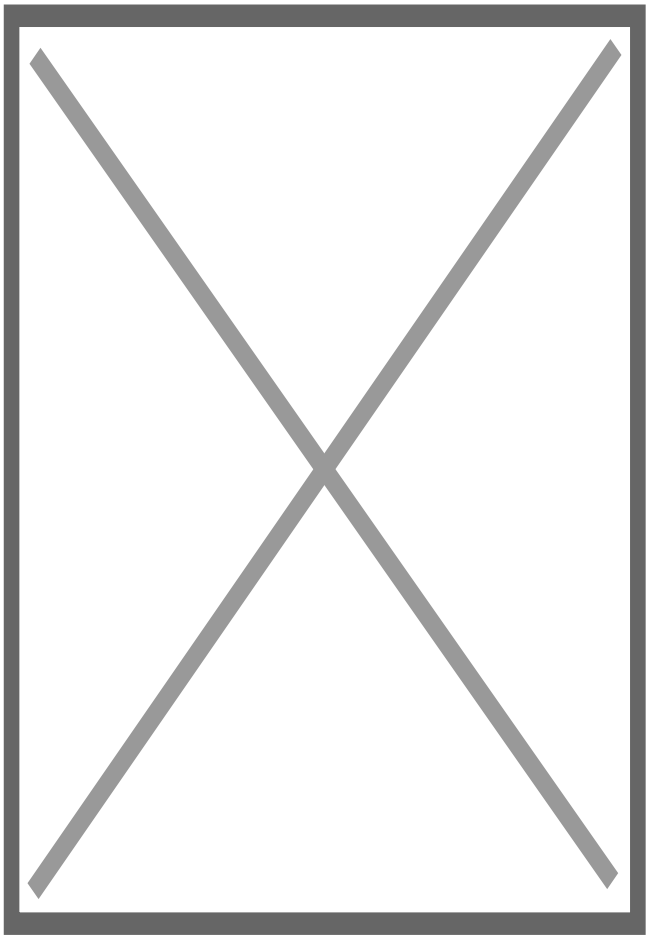
Matières	ECTS	Semestre	Cours	TD	TP	Cours-TD	Cours-TP	TD-TP	A distance	Projet	Tutorat
Cell Design For Digital Integrated Circuits (CD2IC)	3	Semestre 1	12		17						
Charger le détail											
CAD of Mixed Integrated Circuit (CAD1)	3	Semestre 1	3		21						
Charger le détail											
Algorithms and Architectures for Digital Computing (A2HW)	3	Semestre 1	21	9	12						
Charger le détail											
Advanced Digital Electronics (ADE)	3	Semestre 1	7.5	7.5	9						
Charger le détail											
Advanced Design Methodologies (CAD2)	3	Semestre 1	1.5	1.5	27						
Charger le détail											
Analog Circuits Architectures (ARCHAN)	3	Annualized	24		6						
Charger le détail											
Project (PRJ)	3	Semestre 2									
Charger le détail											
UE libre Catalogue S1	2.5	Semestre 1									
Charger le détail											

Lieu(x) d'enseignement

ORSAY
GIF SUR YVETTE
PALAISEAU

Campus de la formation

Javascript est requis pour visualiser cette carte.



Saclay Moulon

Saclay / Gif-sur-Yvette / Orsay
Bus 4606 / 4609 / 4611 / 5154
RER B Le guichet
Voir
Restaurant CROUS
Bibliothèque
Equipements sportifs
Résidence étudiante

Contact(s)

- **Patricia Desgreys**

  Télécom ParisTech
- **Jérôme JUILLARD**

  CentraleSupélec
- **CentraleSupélec SUPPORT SCOLARITE**

  Support scolarité

http://www.universite-paris-saclay.fr/formation/master/electronique-energie-electrique-automatique/m2-

integration-circuits-systemes